

Óbudai Egyetem Alba Regia Műszaki Kar		Mérnöki Intézet Székesfehérvár		
Tantárgy neve és kódja: Digitális technika II. AMXDT2VBNE		Kreditérték: 3		
Nappali tagozat		2018/2019. tanév		2. félév
Szakok, melyeken a tárgyat oktatják: Villamosmérnök BSc				
Tantárgyfelelős oktató:		Oktatók:	Tolner Nikoletta mestertanár	
Előtanulmányi feltételek: (kóddal)		AMXDT1VBNE, Digitális technika I.		
Heti óraszámok:	Előadás: 2	Tantermi gyak.: 1	Laborgyakorlat: 0	Konzultáció: igény szerint
Számonkérés módja (s,v,f):	Vizsga			
A tananyag				
<i>Oktatási cél:</i> A tárgy célja a hallgatók megismertetése a villamosmérnök számára szükséges digitális technikai alapismeretekkel, a digitális rendszerek legfontosabb építőelemeivel, a logikai áramkörrel való fejlődési tendenciáival, a logikai áramkörrel való és az összetett funkciók programozott megvalósítására használható építőelemek alkalmazástechnikai kérdéseivel.				
<i>Tematika:</i>				
Témakör				Óra
Előadások:				
Sorrendi hálózat fogalma, típusai, leírási módjai (szinkron, aszinkron sorrendi hálózat, Mealy modell, Moore modell, állapotábra, állapotgráf, ismétlés) Elemi sorrendi hálózatok (R-S, Rnegált-Snegált tárolók, D, T, JK, JKnegált flip-flopok). Szinkron sorrendi hálózatok tervezésének lépései.				02.13.
Aszinkron sorrendi hálózatok tervezése.				02.19.-20.
Szinkron és aszinkron sorrendi hálózat tervezése lépcsős tábla segítségével.				03.05.-06.
Megadott állapotokat bejövő szinkron sorrendi hálózat tervezése flip-flopokkal. Léptetőregiszterrel kialakított nevezetes számláló. (gyűrűs, Johnson, modulo számláló)				03.12.-13.
Léptetőregiszterrel kialakított hálózatok tervezése. Szinkron számlálókkal kialakított hálózatok tervezése.				03.26.-27.
Szinkron számlálóval és léptetőregiszterrel kialakított hálózatok időbeli működésének vizsgálata.				04.09.-10.
Aszinkron számlálókkal kialakított hálózatok tervezése. Memóriák.				04.23.-24.
Memóriakártya tervezése				04.30.
Memóriakártya tervezése				05.14.-15.

Gyakorlatok tematikája	
Flip-flopok egymásba történő átalakítása.	02.13.
Szinkron sorrendi hálózatok tervezése.	02.20.
Aszinkron sorrendi hálózatok tervezése	02.27.
Szinkron és aszinkron sorrendi hálózat tervezése lépcsős tábla segítségével.	03.06.
Megadott állapotokat bejáró szinkron sorrendi hálózat tervezése flip-flopokkal.	03.13.
1. zh	03.20.
Szinkron számlálókkal kialakított hálózatok tervezése.	03.27.
Szinkron sorrendi hálózatok időbeli működésének vizsgálata.	04.03.
Szinkron számlálóval és léptetőregiszterrel kialakított hálózatok időbeli működésének vizsgálata.	04.10.
Memóriák és szervezésük, memóriával megvalósított szekvenciális hálózat tervezése.	04.24.
2.zh.	05.08.
Pótlások	05.15.
Félévközi követelmények	
A pótlás módja:	Az utolsó héten írásbeli formájában.
Aláírás feltétele:	Mindkét zh minimum elégségesre történő teljesítése, vagyis mindkét zh minimum 50%-ra történő megírása, illetve a feladott online tesztek is minimum 50 %-ra kell teljesíteni. Megajánlott jegyet lehet szerezni az alábbi feltételekkel: megajánlott jegyet csak az kaphat, aki a tesztek a kért szinten, időre teljesítette, illetve mindkét zh-t minimum 4-esre, vagyis jó értékelésűre megírta.
A vizsga módja (írásbeli, szóbeli, teszt, stb): írásbeli és szóbeli. Értékelés: elégséges 50% - 64% közepes 65% - 74% jó 75% - 84% jeles 85% -	

Irodalom:	
	Tolner Nikoletta: Digitális technika I. Kidolgozott példák és példatár (elektronikus jegyzet) Tolner Nikoletta: Digitális technika II. Kidolgozott példák és példatár (elektronikus jegyzet) elearning-be feltöltött anyagok
Ajánlott:	Dr. Arató Péter: Logikai rendszerek tervezése, 1985
	Dr. Madarász László: A digitális jelfeldolgozás alapjai, 1996
	Zsom Gyula: Digitális technika I., 1997
	e-learning-ben a tárgyhoz feltett anyagok

Székesfehérvár, 2019. január 4.

Tolner Nikoletta
mestertanár